# MANUFACTURE OF PRINTED WIRING BOARD

Patent number:

JP3229484

**Publication date:** 

1991-10-11

Inventor:

KAIZU MASAHIRO

Applicant:

**FUJIKURA LTD** 

Ciassification:

- international:

H05K1/09; H05K3/00; H05K3/06; H05K3/24

- european:

Application number:

JP19900025339 19900205

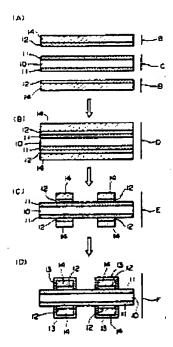
Priority number(s):

JP19900025339 19900205

Report a data error here

## Abstract of JP3229484

PURPOSE: To simplify a process of manufacture of a copper-clad laminated plate by a method wherein a thin film of a metal for preventing migration is formed on a bonding interface of the laminated plate when the plate is manufactured. CONSTITUTION:A metal leaf B is constructed by forming a metal thin film 12 for preventing migration on one surface of a copper leaf 14 and is disposed on the opposite sides of a base insulative material layer 10, with the metal thin film 12 for preventing migration set inside, and the metal leaves thus disposed are laminated with an insulative material C interposed and with an insulative bonding agent 11 applied therebetween, whereby a copper-clad laminated plate D is manufactured. Subsequently, prescribed circuit patterns are formed by removing unnecessary parts of the metal leaves 14 on the copper-clad laminated plate by etching. Then, a printed wiring board is manufactured by applying a metal thin film 13 for preventing migration on the surfaces of the circuit patterns by an electrolytic plating treatment.



Data supplied from the esp@cenet database - Worldwide

# 19 日本国特許庁(JP)

① 特許出願公開

#### ⑫ 公 開 特 許 公 報(A) 平3-229484

®Int. Cl. 5

識別記号

庁内整理番号

❸公開 平成3年(1991)10月11日

H 05 K

3/00 1/09 3/06 3/24 6921-5E 8727-5E

R C A A 6921-5E 6736-5E

審査請求 未請求 請求項の数 1 (全5頁)

❷発明の名称

プリント配線板の製造方法

20特 顧 平2-25339

願 平2(1990)2月5日 22.H;

個発

切出 願

雅 洋 藤倉電線株式会社

千葉県佐倉市六崎1440番地 藤倉電線株式会社佐倉工場内

東京都江東区木場1丁目5番1号

四代 理 人 弁理士 志賀 正武 外2名

# 1. 発明の名称

プリント配線板の製造方法

#### 2. 特許請求の範囲

銅箔の片面にマイグレーション防止用金属薄膜 を形成して金属箔(B)を構成し、該金属箔を、マ イグレーション防止用金属薄膜を内側にして対向 配置し、かつこれら金属箔間に絶縁性の接着解を 介して絶縁性素材(C)を積層させ、これによって 解箔張り積層板(D)を製作する第1の工程と、 前記銅箔張り積層板上の金属箔の不要部分をェッ チングにより除去して、所定の回路パターンを形 成する第2の工程と、

前記回路パターンの表面に、電解めっき処理に よりマイグレーション防止用金属薄膜を被覆する 第3の工程とからなるプリント配線板の製造方法。 3. 発明の詳細な説明

『産業上の利用分野』

本発明は、プリント配線板に関するもので、特

に回路幅、回路閣僚ともに微細な高密度な用途に 適するプリント配線板の製造方法を提供するもの である。

# 「従来の技術」

ブリント配線板、とりわけ半導体素子を実装す るプリント配線板においては、半導体パッケージ の縮小化、実装形態の変化に伴い、回路の細線化、 回路間隙の縮小化、並びに多層化といった高密度 化が要求されている。

そして、回路の細線化、回路間隙の微細化を総 称してファイン化と呼ぶが、このようなファイン 回路の場合には、通常の銅箔積着板をベースとし たプリント配線板でほとんど問題とされなかった マイグレーションの問題が顕在化してくる。

マイグレーションの問題は、特に、銀ペースト を用いた印刷回路基板や銀めっき処理による半導 体パッケージなどのリードフレームなど、主に銀 を導電材料とした配線素材において問題視されて きた。

マイグレーションそのものは、対向する回路に

# 特開平3-229484(2)

対しある程度の電圧を印加した場合、回路間隙に存在する水分とそれに含まれる塩素イオンをはじめとした陰イオンの介在により、高電位側の回路がアノードとなって回路を形成する金属が陽イオンとなって溶出し、対向する低電位側の回路に折出することにより回路相互の絶線抵抗値を劣化させて事実上ショートに至る現象を指す。

印刷配線板を除くプリント配線板にあって、導体回路を形成する導電性金属は圧倒的に銅が使用されるが、この銅もまた銀ほどではないがマイグレーションを発生する金属として知られている。

制により導体回路が形成されるブリント配線板において、マイグレーションが発生した模様を第3図の概念図に示す。なお、この図において、符号1は銅箔回路導体を示し、また、符号2はマイグレーションにより銅箔回路導体1から析出した 年を示している。

なお、マイグレーションを発生する金属の一定 我としては、その金属を両径とする単純電極系を 構成したとき、アノードで溶出(酸化反応)とカソ

この製作法は、ベース絶縁素材圏に直接めっき 法などにより所定のパターン回路を形成するもの であって、回路を形成しようとする金属を段階的 に変化させることにより、上記のサブトラクティ ブ法の場合と異なり、マイグレーションを防止す るマイグレーション防止用金属薄膜 6 (6 A ・ 6 ードでの析出(還元反応)が同時に発生する金属を 指すが、100V以下の低電圧において、かかるマイ グレーションを発生する金属がここでは問題視さ れ、その代表的なものとして銀や銅が挙げられる。

このため、銅により形成された飼箔回路導体の 表面にマイグレーションを発生しにくい金属を被 復し、これによって回路間のショートを防止する ことが行われている。

次に、このような鯛(箔)回路導体に対してマイグレーション防止用金属薄膜を形成するための方法について、第4図、第5図を参照して順に説明する。

(1) サブトラクティブ注によるブリント配線板、すなわち鋼張積層板をベ電スにエッチング法により製作されるブリント配線板では、形成された銅回路導体1の露出表面に、ニッケルや金などのマイグレーション防止用金属薄膜3をめっき法などにより形成させるようにしている(第4図参照)。

この場合、銅回路導体1を、符号4で示すベー

B)を、銅回路導体1とベース絶縁業材層4との 界面にも形成させるものである(第5図参照)。

具体的には、第1段階の処理により、まず、ペペース絶縁素材匿4に回路形成用レジストを設けた上で、マイグレーション防止用金属薄膜6Aを形成し、第2段階の処理により、前記マイグレーシの後、第3段階の処理により、一つの後、第3段階の処理により、回路形成用レジストを除去しめっき法などにより、対方トラクティブ法と同様、銅回路導体7の露出、サブトラクティブ法と同様、銅回路導体7のなどに第1段階で形成したマイグレーション防止用金属薄膜6Aと同等なマイグレーション防止用金属薄膜6Bを形成させるように

#### 「発明が解決しようとする課題」

そして、上記アディティブ法により形成された ブリント配線板においては、銅回路導体7の全周 をマイグレーション防止用金属薄膜6A・6Bに 被覆させることにより、サブトラクティブ法で形 成されたブリント配線板のように、銅が溶出して、 隣接する鋼回路導体との間でマイグレーションが 発生するといった問題を未然に回避することが可能となるが、一方で、上述したようなアディンを示したおけるないで、折出させる金属の種類を段階的ではいて、折出さいで、「大幅ないでは、「大幅な地域では、「大幅ないる」に、「大幅ないる」には、「大幅ないる」には、「大幅な地域では、「大幅な地域では、「大幅な地域では、「大幅ないる」には、「大幅ないる」は、「大幅ないる」には、「大幅ないる」は、「大幅ないるいる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないるいる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないるいる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないる」は、「大幅ないるいるいるいる。」は、「ではないるいる。」は、「大幅ないる」は、「大幅ないる」は、「大幅ないるいるいるいるいる。」は、「はいるいるいるいるいる。」は、「大幅ないるいる

また、アディティブ法によるブリント配線板は 飼回路導体?(マイグレーション防止用金属薄膜 6Aを介する)とベース絶縁素材層4との接着強 度が弱いことや、回路が主に電解網により構成されることから屈曲に対して脆いことなど、アディ ティブ法によるプリント配線板のマイグレーション対策はフレキシブルプリント配線板のような用 途には適用できないという問題があった。

この発明は、上記の事情に鑑みてなされたもの であって、サブトラクティブ法によるプリント配

積層板(D)を製作する第1の工程と、前記飼箔張り積層板上の金属箔の不要部分をエッチングにより除去して、所定の回路パターンを形成する第2の工程と、前記回路パターンの表面に、電解めっき処理によりマイグレーション防止用金属薄膜を被覆する第3の工程とからプリント配線板を製造するようにしている。

#### 「作用」

本発明に示すプリント配線板の製造方法よれば、 鋼箔張り積層板を製作した時点で、すでにその接 着界面にマイグレーション防止用金属の薄膜が形 成されているため、従来の技術で説明した、アディティブ法のみによる製作と比較して、その製作 工程が簡素となる。

また、上記プリント配線板の製造方法により製作したプリント配線板によれば、回路導体の底辺部分にマイグレーション防止用金属薄膜が設けられることになるので、例えば該回路導体としての鯛が溶出して、隣接する鯛箔回路導体との間において、あるいはベース絶縁素材層を介して対向す

# 「課題を解決するための手段」

上記目的を速成するために、本発明では、銅箔の片面にマイグレーション防止用金属薄膜を形成して金属箔(B)を構成し、該金属箔を、マイグレーション防止用金属薄膜を内側にして対向配置し、かつこれら金属箔間に絶縁性の接着剤を介して絶縁性素材(C)を積層させ、これによって飼箔張り

る回路導体間において、マイグレーションが発生 することが防止される。

また、前記プリント配線板は、回路導体の全周を覆うマイグレーション防止用金属薄膜がベース 絶縁素材層に接着された構成であるので、フレキ シブルプリント配線板のような屈曲されやすい使 用状況においても、回路導体が剥離することがない。

### 「実施例」

本発明の一実施例を第1図及び第2図(A)~第 2図(D)を参照して説明する。

まず、第1図に示すものは、本発明により製作 したブリント配線板の断面図である。

このプリント配線板は、符号10で示すベース 絶縁素材層の各面に絶縁性の接着剤層11・11 が設けられ、かつ、この接着剤層11・11の上 面に、全周が一定厚さのマイグレーション防止用 金属薄膜12・13により覆われた銅箔回路導体 14(銅箔層)が設けられたものである。

なお、前記マイグレーション防止用金属薄膜1

2・13は、陽イオン化傾向において銅よりも高く、半導体パッケージのリードフレームメッキ材として採用された銀よりも低い少なくとも1種類以上の導電性金属により、かつ少なくとも1層以上の薄膜を形成するものである。

そして、前記マイグレーション防止用金属としては、実験により、Ni、Ni-Ag、Pd(パラジゥム)-Ni、Au等の金属及びこれらの複合層が良好に適用できることが確認されている。

次に、上記のブリント配線板を製造するための 製造プロセスについて、第2図(A)~第2図(D) を参照して説明する。

#### <予備工程(第1の工程)>

第2図(A)で示すように、符号14の銅箔回路 導体として35μm厚で接着に供する面を租面化 した圧延銅箔を用い、その粗面化した面に対し電 解めっき法によりマイグレーション防止用金属薄 膜12であるニッケル薄膜を3~5μm厚に形成 する。

なお、この第2図(A)において、圧延網箔(1

止用金属薄膜12としてのニッケル薄膜の面が対向するように一対の金属箔(B)・(B)を配置し、かつこれら金属箔(B)・(B)の間に前記絶縁性素材(C)を金属箔(B)・(B)により挟み込むように積層し、加圧加熱して相互に接着して、接着剤(層)11・11を完全に硬化させる(Cステージ状態)

なお、第2図(B)において、金属箔(B)・(B)、 が絶録性素材(C)に積層されたものを飼箔張り積 層板(D)とする。

<回路パターン製作工程(第2の工程)>

第2図(C)で示すように飼箔張り積層板(D)の 両面にエッチングレジストを形成し、エッチング により不用部分の金属箔(B)部分を除去して所定 の回路パターンを形成する

なお、本工程により回路 パターンが形成された 銅箔張り積層板 (D)を、回路形成後銅箔張り積層 板 (E)とする。

<金属薄膜の形成工程(第3の工程)>

第2図(D)で示すように、必要な部分が残りか

4)、マイグレーション防止用金属薄膜 1 2 により構成された金属箔を(B)で示す。

一方、符号10で示すベース絶縁性素材として、25μm厚に形成されかつ接着に供する両面をサンドマット処理により粗面化したポリイミド類剤 層として、符号11・11で示す接着剤 層として、ピスフェノーヘルA型エポキシ樹脂を主体としたエポキシ樹脂とブタジェンダグリンの接着剤をとしたの接着剤を設定したもの接着剤はなるの接着剤はないで、近の接着剤を除去し、2000では、2

なお、この第2図(A)において、ベース絶縁性素材10、接着利用11・11とから構成される 絶縁性素材を(C)で示す。

<積層工程(第1の工程)>

第2図(B)で示すように、マイグレーション防

つ回路パターンが形成された金属箔(B)の露出部分(金属箔(B)の上面、側面)に、更に電解ニッケルめっき処理により、マイグレーション防止用金属薄膜13としてのニッケルの薄膜を形成し、金属箔(B)のマイグレーション防止用金属薄膜12とともに銅箔回路導体14を完全に被覆する。これによってブリント配線板が製作される。

なお、前記マイグレーション防止用金属薄膜 1 3 を形成する金属は、前記マイグレーション防止 用金属薄膜 1 2 と間等のものを使用する。

また、上記「金属薄膜の形成工程」に示される回路パターン形成後の電解めっき処理によるマイグレーション防止用金属薄膜の形成は、例えば部パレーションの発生がパターン上発生し得ないような部分について、メッキマスキングを施して回避することが可能であり、従って同一パターン内でマイグレーション防止部分とそうでない部分とを製作できることは言うまでもない。

「発明の効果」

# 特開平3-229484(5)

以上詳細に説明したように、本発明に示すブリント配線板の製造方法よれば、銅箔張り積層板を製作した時点で、すでにその接着界面にマイグレーション防止用金属の薄膜が形成されているため、従来の技術で説明した、アディティブ法のみによる製作と比較して、その製作工程が簡素となり、経済的な製作が可能となるという効果が得られる。

 常時安定した性能を維持することができるという 効果が得られる。

## 4. 図面の簡単な説明

第1図〜第2図(D)は本発明の一実施例を示す 図であって、第1図はブリント配線板の断面図、 第2図(A)〜第2図(D)はブリント配線板の製作 ブロセス図、第3図はマイグレーションが発生し たブリント配線板の上面概念図、第4図はマイグ レーション防止を施したサブトラクティブ法による従来ブリント配線板の断面図、第5図はマイグ レーションを施したアディティブ法による従来ブリント配線板の断面図である。

10…ベース絶縁素材層、11…接着剤(層)、12・13…マイグレーション防止用金属薄膜、14…銅箔回路導体(銅箔層)、B……金属箔、C……絶縁素材層、D……銅張り積層板。

#### 出願人 藤 倉 電 線 株 式 会 社

